Mars 2013

**Peregrine Semiconductors UltraCMOS® RFICar** **på plats i Globalstar kommunikationssatelliter**

[**Peregrine Semiconductor Corporation**](http://www.psemi.com/) **(NASDAQ: PSMI)**, en fabrikslös leverantör av högpresterande integrerade radiofrekvenskretsar (RFICar), tillkännager idag att företagets [**UltraCMOS®**](http://www.psemi.com/content/ultracmos-process/ultracmos-process-tech.php)-baserade PLL-(Phase Locked Loop)-frekvenssyntetiserare och förskalningskretsar (prescalers) har konstruerats in i sex [**Globalstar**](http://www.globalstar.com/en/index.php?cid=7010&amp;pressId=764)–satelliter för mobil kommunikation som cirkulerar i en bana runt jorden sedan den 6 februari. De lågflygande satelliterna, som byggts av Thales Alenia Space i Frankrike, sänder audio- och datakommunikation för Globalstars mobila tal- och datakunder världen över. Peregrines PLL-krets och prescaler möjliggör kommunikation i sexton C- och S-bandtranspondrar i systemet, som ansluter slutanvändare med jordbundna kommunikationsnät via fordonsmonterad mobil utrustning, liksom fasta terminaler, såsom de som används för telefoni i glesbygden. Peregrines kretsar har extremt lågt fasbrus och SEE-(Single Event Effect)-immunitet—vilket möjliggörs av UltraCMOS- teknikens isolerande egenskaper—liksom låg effekt, liten formfaktor och låg vikt.

* Våra produkter har nästan 20 års erfarenhet av kommersiella rymdfärder i några av de mer välkända rymdutflykterna, och Thales Alenia Space är en viktig partner för oss i vår strävan att tillhandahålla marknadsledande RF-prestanda i de mest krävande strålningsrika miljöerna, säger Dave Shepard, vice vd för Peregrine Semiconductors affärsenhet för högpresterande lösningar.
* Vi är mycket glada att Peregrines PLL och prescaler har valts för Globalstar-satelliter och att UltraCMOS, med sin inneboende immunitet mot strålningsinducerad “latchup”, fortsätter att vara den bästa tekniken för denna, eller samtliga, rymdtillämpningar.

SEE (Single Event Effects) är fel som orsakas av naturligt förekommande rymdbaserad strålning. Det finns två primära typer av SEEer. SEU (Single Event Upsets) är icke-destruktiva och kan korrigeras. SEL (Single Event Latchups) är å andra sidan ofta katastrofala, vilket resulterar i permanent skada och kräver, som minst, avstängning för återhämtning. SELer kan uppstå när en partikel med hög energi träffar en halvledarkrets och ger kortslutning mellan kraft och jord i kretsen. RFICar tillverkade med UltraCMOS-teknik innehåller inte de bulkparasiter som återfinns i vanliga CMOS-kretsar, vilket gör att latchup är omöjligt.

…./…

Peregrines UltraCMOS-teknik är en avancerad kisel-på-isolator-baserad RF-process som utnyttjar ett syntetiskt safirsubstrat—en nära nog perfekt elektrisk isolator. Detta substrat möjliggör låg parasitisk kapacitans, hög signalisolation, utmärkt bredbandslinjäritet och inneboende SEL-immunitet. Dessa egenskaper gör att UltraCMOS passar bra för högt tillförlitliga tillämpningar, såsom kommersiella satelliter. För mer information om Peregrine Semiconductors högt tillförlitliga produkter, besök [**http://www.psemi.com**](http://www.psemi.com/).

**About Peregrine Semiconductor**

Peregrine Semiconductor (NASDAQ: PSMI) is a fabless provider of high-performance radio frequency integrated circuits (RFICs). Our solutions leverage our proprietary [**UltraCMOS® technology**,](http://psemi.com/content/ultracmos/ultracmos_process_tech.html) an advanced RF Silicon-On-Insulator process. Our products deliver what we believe is an industry-leading

combination of performance and monolithic integration, and target a broad range of applications in the aerospace and defense, broadband, industrial, mobile wireless device, test and measurement equipment, and wireless infrastructure markets. Additional information is available on the Company’s website

at [http://www.psemi.com.](http://www.psemi.com/)

**\*\*\*\*Ends\*\*\*\***

**EDITORIAL CONTACT**

**EUROPEAN HEADQUARTERS:**

**Peregrine Semiconductor Corporation Peregrine Semiconductor Europe** Michelle Ragsdale, Sr. Public Relations Generalist Attention: Mark Moffat, Managing Director Tel: + 1 858 795 0154 Merlin House, Brunel Way

Email: mragsdale@psemi.com Theale, Berkshire RG7 4AB

**Peregrine Semiconductor Europe** United Kingdom

Mark Moffat, Managing Director Tel. +44 118 902 6520

Tel: +44 118 902 6520

Email: mmoffat@psemi.com

Laura West

Napier Partnership Limited Tel: +44 1243 531123

Email: laura@napier.co.uk

PS178se

*The Peregrine Semiconductor name, logo, and UltraCMOS are registered trademarks of Peregrine Semiconductor Corporation in the U.S.A., and other countries. All other trademarks mentioned herein are the property of their respective owners.*

Hi-res photo available through editorial contact or Flickr (feel free to publish): [**http://bit.ly/XlBJAU**](http://bit.ly/XlBJAU)